引文格式:

王刚, 叶刚, 李奇哲, 等. 三维集成封装中光敏玻璃通孔制备工艺研究 [J]. 集成技术, 2023, 12(6): 93-102. Wang G, Ye G, Li QZ, et al. Study on the preparation process of photosensitive glass through-hole in three-dimensional integrated package [J]. Journal of Integration Technology, 2023, 12(6): 93-102.

三维集成封装中光敏玻璃通孔制备工艺研究

王 刚* 叶 刚 李奇哲 周超杰 夏晨辉*

(中国电子科技集团公司第五十八研究所 无锡 214035)

摘 要 玻璃通孔转接板是一种典型的垂直传输结构,广泛应用于三维集成封装电路。根据射频信号 对小直径、窄节距垂直通孔的使用需求,该文基于光敏玻璃衬底,采用紫外光曝光、热处理以及湿法 刻蚀方法,获得了深宽比为 8:1,最小直径为 25.68 µm 的玻璃通孔。通过研究曝光量对光敏玻璃通 孔制备工艺的影响,得到曝光过程中光敏玻璃的改性机理。实验结果表明,随着曝光量增加,通孔孔 径增大;光敏玻璃改性过程是由表及里、由正面至背面的逐渐改性过程。这为玻璃通孔转接板的制备 提供关键工艺支撑。

关键词 玻璃通孔; 三维集成; 光敏玻璃; 曝光; 深宽比 中图分类号 TN 305.99 文献标志码 A doi: 10.12146/j.issn.2095-3135.20230406001

Study on the Preparation Process of Photosensitive Glass Through-Hole in Three-Dimensional Integrated Package

WANG Gang^{*} YE Gang LI Qizhe ZHOU Chaojie XIA Chenhui^{*}

(*The* 58th Research Institute of China Electronics Technology Group Corporation, Wuxi 214035, *China*) *Corresponding Authors: wanggang cetc@126.com; smartxvip@163.com

Abstract Glass through-hole adapter plate is a typical vertical transmission structure widely used in threedimensional integrated package circuits. Based on the demand of radio frequency signals for the use of smalldiameter, narrow-pitch vertical vias, glass vias with a depth-to-width ratio of 8 : 1 and a minimum diameter of 25.68 µm were obtained based on a photosensitive glass substrate using ultraviolet exposure, heat treatment, and wet etching methods. The mechanism of modification of photosensitive glass during the exposure process was obtained by studying the effect of exposure amount on the through-hole preparation process of photosensitive glass through-hole preparation. The experimental results show that with the increase of exposure, the throughhole aperture increases, and the photosensitive glass modification process is a gradual modification process from

收稿日期: 2023-04-06 修回日期: 2023-06-06

作者简介: 王刚(通讯作者),高级工程师,研究方向为微机电系统、微系统、晶圆级封装技术,E-mail: wanggang_cetc@126.com; 叶刚,工程师,研究方向为 TGV 成型技术;李奇哲,工程师,研究方向为晶圆级扇出型封装技术;周超杰,工程师,研究方向为封装结构仿真与智能制造;夏晨辉(通讯作者),工程师,研究方向为异质集成微系统、AiP 一体化封装技术,E-mail: smartxvip@163.com。

the front to the back side from the surface to the inside. This provides key process support for the preparation of glass through-hole adapter plates.

Keywords through-glass via; three-dimensional integration; photosensitive glass; exposure; aspect ratio

1 前 言

随着半导体封装技术的发展, 多芯片集成封 装基于转接板技术,实现了封装技术由平面维度 (2D)向垂直维度(2.5D/3D)的拓展,大幅提高了 系统的集成度,显著提升空间利用率,缩短互连 长度,降低功耗,可广泛应用于光通信、射频、 微波、微机电系统、微流体器件和三维集成领 域^[1-5]。按封装材料的不同,转接板可分为有机 转接板、硅转接板和玻璃转接板 3 大类。有机转 接板热稳定性差,与硅芯片的热膨胀系数匹配 差,以及高密度输入/输出口加工难度大,制约 了有机转接板在高密度集成封装方向的应用^[6]。 硅转接板的导热性能优异,输入/输出端口密度 较高,与硅芯片的热膨胀系数匹配好,与现有 集成电路工艺及设备的兼容性好,已得到广泛应 用^[7]。然而硅属于半导体材料,具有导电性,因 此,在高频情况下,容易导致漏电以及传输信号 的串扰和耦合,严重制约硅转接板的应用。玻璃 转接板基于玻璃材料的特性,电阻率高,绝缘性 能佳,对信号隔离好^[8],信号之间的串扰较小,对 高频信号的传输有着硅转接板不能比拟的优势^[9]。

制备玻璃转接板的关键在于实现高质量、高 深宽比玻璃通孔的制备,目前常见的制备方法主 要有光敏玻璃法^[10]、干法刻蚀法^[11]、激光烧蚀 法^[12]、激光诱导刻蚀法^[13]等。传统的干法刻蚀 及激光烧蚀存在一定的局限性,如侧壁粗糙、边 缘崩边等现象,且可靠性较低,为后续工艺实施 带来一定的困难和风险。基于光敏玻璃的玻璃通 孔制备方法具有整面加工、刻蚀选择比高的优 点,在实际应用中具有一定优势。本文基于光敏玻 璃材料,研究了不同曝光量对玻璃通孔制备的影 响,实现了高密度、高深宽比的玻璃通孔制备。

2 玻璃通孔制备工艺

玻璃通孔(through-glass via, TGV)转接板作 为一种新型的集成组装技术,能够实现高密度、 高可靠的三维集成封装制造,从而提高电子系统 的性能和可靠性,具有广阔的应用前景。多年 以来,玻璃微孔的制备制约着 TGV 转接板的发 展,如何制备出高深宽比、窄节距、高垂直度、 高侧壁粗糙度、低成本的玻璃微孔一直是科研人 员关注的话题。

2.1 玻璃通孔成型技术

玻璃通孔加工成型的方法主要有喷砂法、聚 焦放电法、等离子刻蚀法、激光烧蚀法、电化学 法、激光诱导刻蚀法、光敏玻璃法等^[14]。喷砂法 制作的玻璃通孔孔径较大且一致性较差,目前已 逐渐淡出三维集成封装的应用范畴。聚焦放电法 利用放电现象在玻璃表面形成微孔,然后通过化 学腐蚀扩大孔径,以制作出高质量的通孔。但由 于加工过程复杂、生产周期长、成本高以及容易 造成偏心性等,限制了其在微纳集成封装中的生 产应用。等离子刻蚀法利用气体中的等离子体对 玻璃表面进行加工,从而形成微孔。但制备速度 慢、制备过程难控制、玻璃表面损伤大以及设备 较大等缺点限制了其在集成封装中的广泛应用。 激光烧蚀法利用激光的热效应将玻璃材料烧蚀 掉,可制备出垂直度高的玻璃通孔,但其具有制

94

备速度慢、效果难控制、烧蚀产生碎屑、设备成 本高、对材料要求高等缺点。电化学法利用电化 学反应,在电解溶液中去除玻璃表面的材料,从 而形成通孔。该方法制备时间长、电极易腐蚀、 温度难控制、对电解液选择和配置高、通孔尺寸 和形貌难控制。激光诱导刻蚀法利用激光在玻璃 表面及内部改性,在高温下利用湿法刻蚀或气氛 下直接刻蚀玻璃形成通孔。该方法制备的玻璃通 孔质量较高,但其具有激光诱导速度慢、制备过 程复杂、激光诱导孔径受激光范围限制、表面易 损伤及对材料要求高等缺点。光敏玻璃法利用光 敏玻璃曝光改性的机理, 使得玻璃在酸蚀液中的 刻蚀比不同,实现玻璃通孔的制备。该方法制备 的玻璃通孔具有效率高、尺寸精度高、表面光滑 度高以及可制备复杂结构等特点。表 1 从玻璃通 孔的加工品质、生产效率、生产成本等几个方面 进行了详细对比。

2.2 光敏玻璃通孔制备工艺

本文根据光敏玻璃材料特性,设计了一种利 用紫外曝光、热处理、湿法刻蚀等方法实现玻璃 通孔加工的工艺流程。实验前需先将玻璃进行 预处理,即将玻璃先后放入异丙醇和丙酮中分 別超声清洗 10 min,取出后用氮气吹干,除去 玻璃表面杂质。玻璃通孔制备工艺流程如图 1 所示。紫外光曝光时间分别为 4 min、8 min、 12 min、16 min,掩膜板单个透光区域为圆形, 直径设计值为 30 μm,热处理温度曲线如图 2 所



表1 不同玻璃通孔制备方法对比

Table 1	Comparison	of different	TGV	preparation	methods

玻璃通孔制备方法	加工品质	生产效率	生产成本
喷砂法	孔径大、节距大、表面质量较差	中;双面喷砂	高; 需用到掩膜板、研磨
聚焦放电法	密度高、深宽比高、垂直度差	低; 单孔制作	中;设备维护成本
等离子刻蚀法	侧壁粗糙度低、损伤小	中; 工艺复杂, 刻蚀速率低	高; 需用到掩膜板、光刻胶
激光烧蚀法	粗糙度大、存在侧裂纹	低; 单孔作业	中; 激光设备维护成本
电化学法	孔径大、节距大、垂直度差	中; 单孔成型快	低;设备简单
激光诱导刻蚀法	密度高、深宽比高、无损伤、垂直度差	中; 单孔成型快	高;设备维护成本
光敏玻璃法	密度高、深宽比高、侧壁粗糙度好、垂直度好	高; 工艺简单, 整片作业	中; 需用到掩膜板

示,由室温升至 500 ℃ 后,保温 1 h,再升至 560 ℃, 并保温 1 h 后, 自然降温至室温。最后 采用湿法刻蚀方法,将玻璃浸泡在质量分数为 10%的 HF 溶液中,超声浸泡 20 min,完成玻璃 通孔的制备。

光敏玻璃选用肖特 Foturan Ⅱ型光敏玻璃, 实验材料为边长 2 inch (5.08 mm)、厚度 500 um 的正方形玻璃。实验所用曝光设备为德国 SUSS 紫外曝光机 MA6,紫外光源波长为 320 nm,紫 外光源强度为 7.02 mW·cm⁻²; 实验所用热处理 设备为德国 Nabertherm 马弗炉。

光敏玻璃通孔制备过程 3

3.1 曝光改性

德国肖特生产的光敏玻璃为锂铝硅酸盐光 敏玻璃,除主要成分外,还掺杂了一定的 Ag⁺、

Ce³⁺和Sb³⁺,分别以AgO、CeO₂和Sb₂O₃的状 态存在于玻璃中。其中, CeO, 为光敏剂, 主要 成分 Ce³⁺ 的吸收光谱峰值在 315 nm 附近,曝光 时, 经 320 nm 紫外光照射发生光化学反应, 吸 收光子能量,释放一个自由电子,变成 Ce⁴⁺,释 放的自由电子处在 Ce⁴⁺ 周围, 形成电子离子对, 在室温下无法移动; AgO 为成核剂, 热处理时, 温度升至 500 ℃ 并保温,曝光产生的自由电子释放 出来,与 Ag^+ 结合生成Ag原子,Ag原子不断聚 集形成微小的单质 Ag 晶体,继续升温至 560 ℃, 玻璃中的硅酸盐以微小的单质 Ag 晶体为核心, 逐渐生长出 Li₂SiO₃ 晶体, 当 Li₂SiO₃ 晶体相当 大时,玻璃就会呈现半透明的状态^[15]。生成的 Li₂SiO₃ 晶体在 HF 溶液中的溶解速度为玻璃在 HF 溶液中溶解速度的 20~30 倍。将经过紫外曝 光及热处理的光敏玻璃浸泡在 HF 溶液中,曝光区 域易被刻蚀,从而形成特定的结构^[16]。如图 3 所 示,分别为 320 nm 紫外光曝光 4 min、8 min、



(c) 12 min

图 3 不同曝光时间并热处理后的外观照片

Fig. 3 Photographs of the appearance after heat treatment with different exposure times

12 min、16 min 并热处理后的外观照片。结果表明,随着曝光量的增加,边缘泛曝光区域变为灰黑色,变色程度逐渐加深,掩膜图案逐渐明显。

使用 X 射线衍射仪对实验中的光敏玻璃片进 行成分分析,分别对原始来料、曝光之后以及曝 光热处理后的玻璃材料进行 XRD 分析。结果如 图 4 所示,对照粉末衍射卡(PDF#30-0766),光 敏玻璃曝光热处理之后结出 Li₂SiO₃ 晶体。紫外 曝光后的玻璃样片由于脉冲能量较低,不能达到 光致损伤阈值,因此,玻璃结构无明显变化。



图4 兀蚁圾场的ARD 纪未

Fig. 4 XRD results of photosensitive glass

3.2 氟化氢刻蚀

图 5~8 分别为光学显微镜下不同曝光时间 样品热处理后在 HF 溶液中浸泡 20 min 后的外 观图,曝光时间分别为4 min、8 min、12 min 和 16 min。如图 5 所示,曝光时间为 4 min 时,样 品正面刻蚀孔呈圆形,与掩膜图案一致,背面仅 有轻微的刻蚀痕迹。经分析,紫外光曝光时,光 源由上而下经掩膜板照射在玻璃表面,玻璃表面 最先吸收紫外光中的光子能量,由表及里,由正 面到背面,光子能量不断被层层吸收,紫外光在 穿过玻璃的过程中,能量逐渐降低。当曝光时间 较短时,玻璃可吸收的紫外光总能量较低,能量 会被玻璃正面部分优先吸收,背面部分能够吸收 的能量很少,导致刻蚀后样品正面刻蚀明显,背 面刻蚀轻微。

当曝光时间增加为 8 min 时,如图 6 所示, 样品正面与背面均呈现出明显的刻蚀孔,正面刻 蚀孔的尺寸大于背面刻蚀孔;如图 9(a)所示,正 面刻蚀孔的深度约为 228.8 μm,背面刻蚀孔的深 度约为 30.82 μm,正面刻蚀孔的深度大于背面刻 蚀孔。实验表明,随着曝光时间增加,玻璃可吸 收的紫外光总能量增加,玻璃内部由正面至背面 逐步改性,改性程度逐渐降低,造成刻蚀时样品 正面的刻蚀速率远大于样品背面的刻蚀速率。

当曝光时间为 12 min 时,如图 9(b)所示, 通孔已刻蚀穿,样品的厚度为 489 μm,通孔最窄 位置尺寸约为 25.68 μm,处于中偏下部位;当曝 光时间为 16 min 时,如图 9(c)所示,样品的厚度 为 484.6 μm,通孔最窄位置尺寸约为 37.96 μm,



图 5 紫外曝光 4 min 后的样品刻蚀外观照片

Fig. 5 Photograph of the etched appearance of the sample after 4 min UV exposure



图 6 紫外曝光 8 min 后的样品刻蚀外观照片





图 7 紫外曝光 12 min 后的样品刻蚀外观照片





图 8 紫外曝光 16 min 后的样品刻蚀外观照片

Fig. 8 Photograph of the etched appearance of the sample after 16 min of UV exposure







处于中间部位。结果表明,随着曝光时间增加, 曝光区域的玻璃改性程度增强,满足了玻璃通孔 的制备需求;由通孔最窄处位置所处部位可知, 曝光时间为 12 min 时,玻璃内部由正面至背面 的改性程度仍呈降低趋势,曝光时间达到 16 min 时,玻璃正背面改性程度基本均匀。

3.3 光敏玻璃通孔位置分析

在光敏玻璃通孔制作过程中,会用到 500 ℃ 以上的高温处理工艺。当材料受热时,热膨胀系 数的变化将导致材料的长度、厚度等尺寸维度发 生变化,这可能会导致材料产生变形。对于 TGV 转接板而言,玻璃通孔的位置变化会直接影响集 成系统的性能;对于数字电路来说,会影响信号 完整性;在射频电路中,会影响传输损耗。图 10 为光敏玻璃微通孔成型之后,偏移量的测量点示 意图。

使用高精度三坐标测量仪对所制造的光敏玻

璃通孔样件的局部偏移和全局偏移进行测量,由表 2 测试结果分析可知,玻璃通孔刻蚀完成后的涨缩系数约为 1.001 2,这表明光敏玻璃法制备的 TGV 的位置存在一定变化。对于常规 3 mm× 3 mm 的 TGV 转接板而言,边缘 TGV 的最大偏移量约为 1.8 μm,这对于三维集成封装来说,在 工艺所允许的范围内。

3.4 光敏玻璃通孔成型机理

通过以上研究过程,整理实验过程数据,得 到样品正反面通孔直径尺寸,以及正反两面通孔 直径尺寸差值与曝光时间的关系。如图 11 所示, 在曝光时间由 4 min 增至 12 min 的过程中,曝光 区域逐步改性完成,刻蚀孔开口尺寸快速增加, 进一步表明,光敏玻璃通过紫外光曝光改性的过 程是由表及里、由正面到背面的逐步改性过程; 曝光时间继续增加,由 12 min 增至 16 min,正反 两面通孔直径尺寸继续稳步增大,且二者尺寸差



(a) 玻璃通孔样片

(b) 测量点示意图

图 10 光敏玻璃通孔的偏移量测量

Fig. 10 Offset measurement of photosensitive through-glass via

表 2 光敏玻璃通孔偏移量测量结果

Table 2	Light-sensitive	through-glass	via offset	measurement resu	ılts
	8				

样品编号	位置	设计值 (mm)	测量值 (mm)	偏移量 (mm)	涨缩系数
	а	位置 设计值 (mm) 测量值 (mm) a 6.50 6.507 513 b 7.75 7.759 056 A 33.98 34.022 720 B 38.23 38.281 240 a 6.50 6.507 852 b 7.75 7.759 099 A 33.98 34.024 050 P 38.23 38.274 780	6.507 513	0.007 513	1.001 2
1.4	b 7.75 7.759 056 0.009 056 1.00 4 33.98 34.022 720 0.042 720 1.00	1.001 2			
1#	A	33.98	34.022 720	0.042 720	1.001 3
	A 33.98 34.022 720 B 38.23 38.281 240	0.051 240	1.001 3		
	а	 设计值 (mm) 6.50 7.75 33.98 38.23 6.50 7.75 33.98 38.23 83.23 	6.507 852	0.007 852	1.001 2
2#	b	7.75	7.759 099	0.009 099	1.001 2
2#	A	33.98	34.024 050	0.044 050	1.001 3
	В	38.23	38.274 780	0.044 780	1.001 2



图 11 正反两面通孔直径尺寸及其差值与曝光时间的关系 Fig. 11 Relationship between front and back through-glass via diameter dimensions and their difference with exposure time

趋于稳定,光敏玻璃曝光区域完全改性后,继续 曝光,玻璃内部改性区域向四周扩散,由正面至 背面的扩散范围逐渐变小,正反两面的改性区域 面积之差趋于稳定。

同以往工作的对比结果如表 3 所示,与林来 存等^[10]采用的光敏玻璃法制备的 TGV 相比,本 文采用的光敏玻璃法制备的 TGV 的深宽比更好。 与等离子刻蚀^[11]、激光烧蚀^[12]、湿法腐蚀^[17]等 方法相比,本文的光敏玻璃法制备的 TGV 在通 孔直径和深宽比指标上均具有明显优势,与激光 诱导刻蚀法^[18]制备的 TGV 在技术指标上有同等 效果。本文所制备的 TGV 具有小直径、高深宽

文献	工艺	通孔直径 (μm)	厚度 (µm)	深宽比
林来存等[10]	光敏玻璃法	70.00	490.00	7:1
张名川等[11]	等离子刻蚀法	33.70	65.50	19:10
王文涛等[12]	激光烧蚀法	210.00	500.00	24:10
张锦文等[17]	湿法腐蚀	484.25	96.92	2:10
Fang 等 ^[18]	激光诱导刻蚀法	25.00	490.00	19:1
本文	光敏玻璃法	58.37	489.00	8:1

表 3 与以往相关工作的比较

 Table 3
 Comparison with previous relevant work

比、窄节距、低成本等优势,满足三维集成封装 中垂直互连转接板的使用需求。

4 结 论

本文基于光敏玻璃对通孔制备工艺进行研 究,采用紫外光曝光、热处理以及湿法刻蚀等方 法,获得了深宽比为8:1的玻璃通孔,探究了曝 光量对通孔制备工艺的影响,以及曝光过程中光 敏玻璃的改性机理。研究发现,厚度为500 µm的 光敏玻璃,曝光量使用5J·cm⁻³,即可实现玻璃通 孔的制备;光敏玻璃紫外光曝光改性的过程是由 表及里、由正面到背面的逐步改性过程;光敏玻 璃曝光区域完全改性后,继续曝光,玻璃内部改 性区域会向四周扩散。本研究结果为基于光敏玻 璃的通孔制备技术开发和应用提供了实验依据。

参考文献

- [1] 赵正平. 微系统三维集成技术的新发展 [J]. 微纳 电子技术, 2017, 54(1): 1-10.
 Zhao ZP. New progress of the micro system three-dimensional integration technology [J].
 Micronanoelectronic Technology, 2017, 54(1): 1-10.
- [2] 黄旼,朱健,石归雄.应用于微波/毫米波领域的集成无源器件硅基转接板技术 [J]. 电子工业专用设备, 2017, 46(4): 20-23.
 Huang W, Zhu J, Shi GX. Silicon interposer

combined with integrated passive devices for micro/ millimeter wave application [J]. Equipment for Electronic Products Manufacturing, 2017, 46(4): 20-23.

- [3] 李男男, 刑朝洋. 惯性微系统封装集成技术研究 进展 [J]. 导航与控制, 2018, 17(6): 28-34.
 Li NN, Xing CY. Development of inertial microsystem packaging and integration technology [J].
 Navigation and Control, 2018, 17(6): 28-34.
- [4] 刘晓阳,刘海燕,于大全,等. 硅通孔(TSV)转接
 板微组装技术研究进展 [J]. 电子与封装, 2015, 15(8): 1-8.

Liu XY, Liu HY, Yu DQ, et al. Development of micropackage technology for through silicon via (TSV) interposer [J]. Electronics & Packaging, 2015, 15(8): 1-8.

- [5] Vélez P, Muñoz-Enano J, Grenier K, et al. Split ring resonator-based microwave fluidic sensors for electrolyte concentration measurements [J]. IEEE Sensors Journal, 2018, 19(7): 2562-2569.
- [6] 钟毅, 江小帆, 喻甜, 等. 芯片三维互连技术及异 质集成研究进展 [J]. 电子与封装, 2023, 23(3): 030102.
 Zhong Y, Jiang XF, Yu T, et al. Advances in three-dimension interconnection technology and heterogeneous integration of chips [J]. Electronics & Packaging, 2023, 23(3): 030102.
 [7] 泛炸药 款用户 茲亚基 第 其天 TSV 倒挂帽后
- [7] 汤姝莉,赵国良,薛亚慧,等. 基于 TSV 倒装焊与芯片叠层的高密度组装及封装技术 [J]. 电子与封装, 2022, 22(8): 080201.
 Tang SL, Zhao GL, Xue YH, et al. High density assembly and packaging technology based on flip-

chip on TSV and chip stacking [J]. Electronics & Packaging, 2022, 22(8): 080201.

[8] 郭燕慧, 张国华, 王剑峰. 基于 TGV 的射频无源
器件的三维集成 [J]. 电子设计工程, 2019, 27(18):
97-101.

Guo YH, Zhang GH, Wang JF. 3D integration of RF passive components based on TGV [J]. Electronic Design Engineering, 2019, 27(18): 97-101.

- [9] Li WY, Wu XZ, Xiao DB, et al. Characterization of signal transfer performance of a through glass via (TGV) substrate with silicon vertical feedthroughs
 [J]. Microelectronic Engineering, 2016, 165: 52-56.
- [10] 林来存, 王启东, 邱德龙, 等. 基于光敏玻璃的垂 直互连通孔仿真与电镀工艺研究 [J]. 北京理工大 学学报, 2018, 38(1): 52-57.
 Lin LC, Wang QD, Qiu DL, et al. Formation and metallization process study on high aspect ratio through-glass-via (TGV) within photosensitive glass [J]. Transactions of Beijing Institute of Technology, 2018, 38(1): 52-57.
- [11] 张名川,靖向萌,王京,等.应用于 TGV 的 ICP 玻 璃刻蚀工艺研究 [J]. 真空科学与技术学报, 2014, 34(11): 1222-1227.

Zhang MC, Jing XM, Wang J, et al. Formation of through-glass via by inductively coupled plasma etching [J]. Chinese Journal of Vacuum Science and Technology, 2014, 34(11): 1222-1227.

[12] 王文涛,梁庭,雷程,等. 355 nm 全固态紫外激 光加工玻璃通孔工艺 [J]. 微纳电子技术, 2020, 57(1): 59-65.

> Wang WT, Liang T, Lei C, et al. Glass through holes by 355 nm all-solid-state ultraviolet laser processing [J]. Micronanoelectronic Technology,

2020, 57(1): 59-65.

- [13] Ostholt R, Ambrosius N, Krüger RA. High speed through glass via manufacturing technology for interposer [C] // Proceedings of the 5th Electronics System-integration Technology Conference (ESTC), 2014: 1-3.
- [14] 陈力,杨晓锋,于大全.玻璃通孔技术研究进展
 [J]. 电子与封装, 2021, 21(4): 040101.
 Chen L, Yang XF, Yu DQ. Development of through glass via technology [J]. Electronics & Packaging, 2021, 21(4): 040101.
- [15] 邬泳. 光敏玻璃紫外脉冲激光微加工理论与技术的研究 [D]. 天津: 天津大学, 2009.
 Wu Y. Research on the theory and technology of UV pulsed laser micromachining of photosensitive glass [D]. Tianjin: Tianjin University, 2009.
- [16] 张浩,朱永昌,崔竹,等. 锂铝硅系光敏微晶玻璃的研究进展和应用 [J]. 材料导报, 2018, 32(Z2): 80-84.

Zhang H, Zhu YC, Cui Z, et al. Research progress and applications of photosensitive glass-ceramics of Li₂O-Al₂O₃-SiO₂ system [J]. Materials Review, 2018, 32(Z2): 80-84.

[17] 张锦文,杨化冰,蒋巍,等. Pyrex7740 玻璃通孔湿 法腐蚀技术研究 [J]. 功能材料与器件学报, 2011, 17(6): 596-599.
Zhang JW, Yang HB, Jiang W, et al. Fabrication of via-hole on Pyrex7740 glass wafer by HF

wet-etching technique [J]. Journal of Functional Materials and Devices, 2011, 17(6): 596-599.

[18] Fang Z, Gao LB, Chen HW, et al. 3D interdigital electrodes dielectric capacitor array for energy storage based on through glass vias [J]. Advanced Materials Technologies, 2022, 7(8): 2101530.